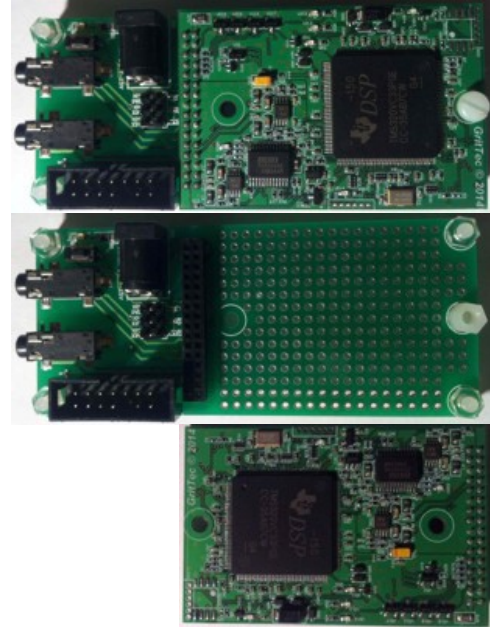


Миниатюрный отладочный модуль m-board-vc33 на базе TI TMS320VC33 DSP

Обзор

Отладочный модуль m-board-vc33 на базе TI TMS320VC33 процессора предназначен для проектирования и отладки DSP алгоритмов. Данный модуль полезен разработчикам для быстрой отладки, разрабатываемых DSP алгоритмов и аудио-процессов с float-point операциями. Модуль состоит из двух частей: основной платы и материнской платы, см рис. Основная плата используется для выполнения DSP кода разработчика на базе TI TMS320VC33 процессора, код которого загружается из boot loader при включении питания платы. Основная плата имеет полностью законченный функционал, который позволяет использовать данную плату для встраивания в сторонние аппаратные решения. Материнская плата используется для непосредственной отладки основной платы средствами JTAG и подключения аудио входа/выхода через стерео 3,5 мм. джек. Плата полностью совместима со всеми средствами отладки для данного DSP процессора.



Область использования:

- Системы мобильной и стационарной радиосвязи;
- Call центры обработки голосовых вызовов;
- Системы реального времени для аудио обработки.

Технические характеристики:

- TI DSP TMS320VC33: 32-разряда, 150 MFLOPS, 150 MHz (75 MIPS), float-point operations;
- Память: 1Mb external SRAM, 256Kbit Non-Volatile FeRAM™ Boot Memory;
- Audio: PCM3003 stereo codec (16/20 bits data, 4-48 kHz Sampling rate);
- Линейный аудио вход, аудио выход со стерео 3,5 мм джек;
- 13-ти контактный разъем для программирования и отладки с помощью JTAG;
- Разъем для соединения основной платы и отладочной платы;
- Светодиоды питания и пользователя;
- Кнопка RESET на отладочной плате;
- Напряжение питания: 5–15 В от внешнего источника постоянного тока;
- Потребляемая мощность: 1 Вт;
- Габариты основной платы (ДхШхВ): 60x40x9 мм;
- Габариты отладочной платы (ДхШхВ): 90x40x12 мм;
- Температурный режим: 0 ... +50 С;
- Масса основной платы: 30 г.
- Масса материнской платы: 50 г.

Комплект поставки:

- Основная плата с TI DSP TMS320VC33 - 1 шт.;
- Материнская плата - 1 шт.;
- Пакет SDK с тестовыми проектами для TI Code Composer Studio (CCS) ver. 4.1;
- Прошивка с технологией активного шумоподавления (GritTec's Noise Cancellation);
- Документация;

Дополнительно потребуется:

- Адаптер постоянного тока (7–15 В);
- Средства отладки TI Code Composer Studio (CCS) ver.4.1 (C3x-C4x);
- SAU510-USB (SAU510-USB ISO PLUS) JTAG Emulator.

Условия поставки:

- Проверка функциональности;
- Гарантийный период поддержки: 3 месяца.

О компании GritTec

GritTec лаборатория (ООО "ГритТек") специализируется на исследованиях и разработках уникальных алгоритмов в области цифровой обработки сигнала (DSP) и аудио-речевых технологий. Основные исследования GritTec лаборатории сфокусированы в области: технологий шумоподавления и восстановления речевых сигналов, технологий биометрии голоса, анализа и синтеза речевых сигналов.

Контакты

url: <http://www.grittec.com>
Russia: +7-495-796-24-18